

# FPGA实现方案

## 1. riffa

支持win7, linux

- <https://github.com/KastnerRG/riffa.git>
- <https://gitee.com/zyq-77/riffa>

没有专门的register配置接口，应该是需要通过DMA数据的方式实现替代的register配置功能，使用上比较麻烦，没有具体的使用过。

## 2. xdma

- [XILINX XDMA pcie 使用](#)

这个IP更好一些，因为它有一个专门的配置register的接口，然后再带了几个专门的DMA接口。功能分开，方便好用。

### 2.1 驱动

<https://www.xilinx.com/support/answers/65444.html>

- [https://github.com/Xilinx/dma\\_ip\\_drivers](https://github.com/Xilinx/dma_ip_drivers) [https://gitee.com/ajetfire/dma\\_ip\\_drivers](https://gitee.com/ajetfire/dma_ip_drivers)