

基本传输类型

Memory Transactions

- Read Request/Completion
- Write Request
- AtomicOp Request/Completion

支持64位和32位地址。

I/O Transactions

仅仅只是为了与传统legacy设备进行兼容，后续都不建议使用IO传输

- Read Request/Completion
- Write Request/Completion

只支持32位地址模式

Configuration Transactions

主要用来访问**configuration registers** of Functions within devices

- Read Request/Completion
- Write Request/Completion

在 x86处理器中，使用 CONFIG_ADDRESS 寄存器与 CONFIG_DATA 寄存器访问PCIE配置空间的0x00~0xFF[]使用 ECAM 方式访问0x000~0xFFF 这段空间

Message Transactions

used to support in-band communication of events between devices[]

也可支持vendor message

1. 路由

1.1 地址路由

1. 存储器读写
2. IO读写

1.2 ID路由

1. 配置读写
2. Cpl, CplD